

CENTRE DE FORMATION AGRÉÉ

1 bis, avenue Foch – 94100 Saint-Maur – France

Tél.: +33 (0)1 77 01 82 90 Fax: +33 (0)1 77 01 82 89

info@artedas.fr

www.artedas.fr

FORMATION ALLEGRO DESIGN AUTHORING (CONCEPT)

Filière Saisie de Schémas

Ref: ADEHDL

Durée

2 jours

Qui est concerné?

Cette formation s'adresse aux électroniciens amenés à utiliser la saisie de schémas Allegro Design Authoring.

Niveau Requis

Notions d'électronique.

Objectif

A l'issue du stage, le participant sera en mesure de créer un projet schéma, de procéder aux vérifications et d'utiliser les principales commandes d'Allegro Design Authoring.

Pédagogie

La pédagogie est active et participative.

Elle alternera : apports théoriques de l'animateur qui est formateur expérimenté et spécialisé sur l'outil ET réalisations pratiques sous forme d'exemples et exercices. Remise d'un support de cours en français.

Appréciation des résultats

Les procédures d'évaluation sont concrétisées par des travaux pratiques avec des tests réguliers de contrôle de connaissances.

En fin de formation, le stagiaire complétera un test d'évaluation sur ses connaissances et sur la prestation reçue durant la formation, et un certificat de compétence lui sera remis.



Moyens pédagogiques, techniques et d'encadrement

- Salle de formation de 8 participants au maximum *
- 1 poste informatique par stagiaire avec le logiciel en relation avec la formation installé *
- Vidéoprojecteur et TBI (tableau interactif) *
- Support de cours complet sur papier remis à chaque stagiaire
- Formation animée par M. Stephan Mouquet, ingénieur CAO électronique.

Contenu du cours

Jour 1

- - Accueil par le formateur
 - Remise du règlement intérieur
 - Présentation orale de la formation
 - Tour de table :
 - Le formateur se présente, et décrit ses activités de support technique et de formateur.
 - Il invite ensuite chaque participant à se présenter, à présenter son entreprise, et à décrire succinctement son poste.
 - Un QCM initial sera remis à chaque stagiaire afin de verifier leur niveau d'expertise avant le démarrage du cours.
- 9.15 → 12.00
 - Création d'un projet Déclaration des librairies Configuration de l'environnement et du projet
 - Placement de composants, des connections (signal bus), des symboles d'alimentation et des connecteurs inter-pages
- (7) 13.00 → 17.00
 - Annotation manuelle et automatique du schéma
 - Utilisation des tables de composants
 - Création de références croisées (Cross Reference)

Jour 2

- - Projet hiérarchique : Principe et conception de symbole-bloc hiérarchique
 - Création nomenclature, de rapports post-annotation. Vérification des règles électriques
- - Création de variantes
 - Création de règles pour le placement-routage : classes d'équipotentielles
 - Création de symboles (homogènes hétérogènes)
- - QCM final et questionnaire d'évaluation à chaud de la formation par le stagiaire.
 - Point en fin de stage et recueil des impressions.

Version: 22/11/2024

Certification Qualiopi N° B02486 du 22/11/2024 au 21/11/2027, au titre de la catégorie « Actions de formation»

^{*} pour les formations interentreprises