

CENTRE DE FORMATION AGRÉÉ

1 bis, avenue Foch – 94100 Saint-Maur – France

Tél.: +33 (0)1 77 01 82 90

Fax: +33 (0)1 77 01 82 89

info@artedas.fr

www.artedas.fr

FORMATION ALLEGRO DESIGN AUTHORING (CONCEPT)

Filière Saisie de Schémas

Ref : ADEHDL

Durée

2 jours

Qui est concerné ?

Cette formation s'adresse aux électroniciens amenés à devoir utiliser ce logiciel dans le cadre de leur profession.

Niveau Requis

Notions d'électronique.

Objectif

A l'issue du stage, le participant sera en mesure de créer un projet schéma, de procéder aux vérifications et d'utiliser les principales commandes d'Allegro Design Authoring.

Pédagogie

La pédagogie est active et participative.

Elle alternera : apports théoriques de l'animateur qui est formateur expérimenté et spécialisé sur l'outil ET réalisations pratiques sous forme d'exemples et exercices.

Remise d'un support de cours en français.

Appréciation des résultats

Les procédures d'évaluation sont concrétisées par des travaux pratiques avec des tests réguliers de contrôle de connaissances.

En fin de formation, le stagiaire complètera un test d'évaluation sur ses connaissances et sur la prestation reçue durant la formation, et un certificat de compétence lui sera remis.

Moyens pédagogiques, techniques et d'encadrement

- Salle de formation de 8 participants au maximum *
- 1 poste informatique par stagiaire avec le logiciel en relation avec la formation installé *
- Vidéoprojecteur et TBI (tableau interactif) *
- Support de cours complet sur papier remis à chaque stagiaire
- Formation animée par M. Stephan Mouquet, 22 ans d'expérience chez Artedas, responsable technique de la filière Schématique et Simulation analogique & mixte

* pour les formations interentreprises

Contenu du cours

Jour 1

🕒 9.00 → 9:15

- Accueil par le formateur
- Remise du règlement intérieur
- Présentation orale de la formation, tour de table

🕒 9.15 → 12.00

- Création d'un projet – Déclaration des librairies – Configuration de l'environnement et du projet
- Placement de composants, des connections (signal – bus), des symboles d'alimentation et des connecteurs inter-pages
-

🕒 13.00 → 17.00

- Annotation manuelle et automatique du schéma
- Utilisation des tables de composants
- Création de références croisées (Cross Reference)

Jour 2

🕒 9.00 → 12.00

- Projet hiérarchique : Principe et conception de symbole-bloc hiérarchique
- Création nomenclature, de rapports post-annotation. Vérification des règles électriques

🕒 13.00 → 16.30

- Création de variantes
- Création de règles pour le placement-routage : classes d'équipotentielles
- Création de symboles (homogènes – hétérogènes)

🕒 16.30 → 17.00

- QCM et questionnaire d'évaluation de la formation par le stagiaire, point en fin de stage et recueil des impressions