

CENTRE DE FORMATION AGRÉÉ

1 bis, avenue Foch – 94100 Saint-Maur – France

Tél.: +33 (0)1 77 01 82 90

Fax: +33 (0)1 77 01 82 89

info@artedas.fr

www.artedas.fr

FORMATION CONSTRAINT MANAGER DANS ORCAD CAPTURE

Filière Saisie de Schémas

Ref : CONSTM

Durée

1 jour

Qui est concerné ?

Cette formation s'adresse aux électroniciens qui font des saisies de schémas sous Capture

Niveau Requis

Avoir suivi la formation ou connaître et maîtriser l'outil OrCAD Capture

Objectif

A l'issue du stage, le participant sera en mesure de paramétrer le constraint manager de Capture et PCB Editor

Pédagogie

La pédagogie est active et participative.

Elle alternera : apports théoriques de l'animateur qui est formateur expérimenté et spécialisé sur l'outil et réalisations pratiques sous forme d'exemples et exercices.

Remise d'un support de cours en français.

Appréciation des résultats

Les procédures d'évaluation sont concrétisées par des travaux pratiques avec des tests réguliers de contrôle de connaissances.

En fin de formation, le stagiaire complétera un test d'évaluation sur ses connaissances et sur la prestation reçue durant la formation, et un certificat de compétence lui sera remis.

Moyens pédagogiques, techniques et d'encadrement

- Salle de formation de 8 participants au maximum *
- 1 poste informatique par stagiaire avec le logiciel en relation avec la formation installé *
- Vidéoprojecteur et TBI (tableau interactif) *
- Support de cours complet sur papier remis à chaque stagiaire
- Formation animée par M. Luc SEROT, ingénieur d'application de la filière Schématique et PCB

** pour les formations interentreprises*

Contenu du cours

Jour 1

🕒 9.00 → 9:15

- Accueil par le formateur
- Remise du règlement intérieur
- Présentation orale de la formation, tour de table

🕒 9.15 → 12.00

- Présentation du Constraint Manager de Capture et activation dans un nouveau projet schéma
- Gestion des contraintes Physical, Spacing et Same Net Spacing
- Import/Export de contraintes
- Synchronisation des contraintes schéma - PCB

🕒 13.00 → 16.30

- Création et définition d'une paire différentielle
- Définition des contraintes Manufacturing sur le PCB
- Utilisation des nets étendus (Xnets)
- Gestion des contraintes avancées (Paires différentielles, impédance et délai)

🕒 16.30 → 17.00

- QCM et questionnaire d'évaluation de la formation par le stagiaire, point en fin de stage et recueil des impressions