

CENTRE DE FORMATION AGRÉÉ

1 bis, avenue Foch – 94100 Saint-Maur – France

Tél.: +33 (0)1 77 01 82 90

Fax: +33 (0)1 77 01 82 89

info@artedas.fr

www.artedas.fr

FORMATION CAPTURE

Filière Saisie de Schémas

Ref : CP

Durée

1 jour

Qui est concerné ?

Cette formation s'adresse aux électroniciens amenés à devoir utiliser ce logiciel dans le cadre de leur profession

Niveau Requis

Notions d'électronique et savoir utiliser Windows®

Objectif

A l'issue du stage, le participant sera en mesure de créer un projet schéma, de procéder aux vérifications et d'utiliser les principales commandes de Capture

Pédagogie

La pédagogie est active et participative.

Elle alternera : apports théoriques de l'animateur qui est formateur expérimenté et spécialisé sur l'outil ET réalisations pratiques sous forme d'exemples et exercices.

Remise d'un support de cours en français.

Appréciation des résultats

Les procédures d'évaluation sont concrétisées par des travaux pratiques avec des tests réguliers de contrôle de connaissances.

En fin de formation, le stagiaire complétera un test d'évaluation sur ses connaissances et sur la prestation reçue durant la formation, et un certificat de compétence lui sera remis.

Moyens pédagogiques, techniques et d'encadrement

- Salle de formation de 8 participants au maximum *
- 1 poste informatique par stagiaire avec le logiciel en relation avec la formation installé *
- Vidéoprojecteur et TBI (tableau interactif) *
- Support de cours complet sur papier remis à chaque stagiaire
- Formation animée par M. Théo MINEBOIS, responsable technique de la filière Schématique et PCB

* pour les formations interentreprises

Contenu du cours

Jour 1

🕒 9.00 → 9:15

- Accueil par le formateur
- Remise du règlement intérieur
- Présentation orale de la formation, tour de table

🕒 9.15 → 12.00

- Présentation de l'outil : interface, fonctionnement des fenêtres, le project manager
- L'édition de symboles : les différents symboles, construction
- L'éditeur de schémas : pages, grille, cartouches. Création d'un projet

🕒 13.00 → 16.30

- L'éditeur de schémas : Connecter des symboles, blocs hiérarchiques, personnalisations
- Les hiérarchies : Les types de hiérarchie, instances et occurrences, méthodes de copie
- Le Design Cache : Contenu et opérations possibles
- Outils importants : Annotation, vérifications ERC, netlist pour PCB Editor et nomenclatures
- Exportation et impression : PDF, Html, impression par zone

🕒 16.30 → 17.00

- QCM et questionnaire d'évaluation de la formation par le stagiaire, point en fin de stage et recueil des impressions