

CENTRE DE FORMATION AGRÉÉ

1 bis, avenue Foch – 94100 Saint-Maur – France

Tél.: +33 (0)1 77 01 82 90

Fax: +33 (0)1 77 01 82 89

info@artedas.fr

www.artedas.fr

FORMATION PLACEMENT/ROUTAGE ORCAD PCB DESIGNER STD

Filière Placement & Routage

Ref : PCBSTD

Durée

3 jours

Qui est concerné ?

Cette formation s'adresse aux électroniciens amenés à devoir utiliser ce logiciel dans le cadre de leur profession

Niveau Requis

Avoir suivi la formation à la saisie de schémas OrCAD Capture ou OrCAD Capture CIS et utiliser Windows®

Objectif

A l'issue du stage, l'utilisateur connaîtra l'environnement OrCAD PCB Editor; il sera capable de créer ses propres bibliothèques de pastilles et d'empreintes ainsi qu'un projet

Pédagogie

La pédagogie est active et participative.

Elle alternera : apports théoriques de l'animateur qui est formateur expérimenté et spécialisé sur l'outil ET réalisations pratiques sous forme d'exemples et exercices.

Remise d'un support de cours en français.

Appréciation des résultats

Les procédures d'évaluation sont concrétisées par des travaux pratiques avec des tests réguliers de contrôle de connaissances.

En fin de formation, le stagiaire complètera un test d'évaluation sur ses connaissances et sur la prestation reçue durant la formation, et un certificat de compétence lui sera remis.

Moyens pédagogiques, techniques et d'encadrement

- Salle de formation de 8 participants au maximum *
- 1 poste informatique par stagiaire avec le logiciel en relation avec la formation installé *
- Vidéoprojecteur et TBI (tableau interactif) *
- Support de cours complet sur papier remis à chaque stagiaire
- Formation animée par M. Théo MINEBOIS, responsable technique de la filière Schématique et PCB

* pour les formations interentreprises

Contenu du cours

Jour 1

🕒 9.00 → 9:15

- Accueil par le formateur
- Remise du règlement intérieur
- Présentation orale de la formation, tour de table

🕒 9.15 → 12.00

- Présentation de l'outil : interface, paramètres de dessin, raccourcis...
- Contrôle de l'environnement graphique : Scripts, couleurs et affichage
- Sélection et recherches : Utilisation du Find et Super Filter, méthodes de sélections
- La construction des pastilles : symboles shapes et flash

🕒 13.00 → 17.00

- La construction des pastilles : L'outil Pad Editor
- Les symboles de PCB Editor : Vue d'ensemble et construction d'une empreinte PCB
- Utilisation du package wizard

Jour 2

🕒 9.00 → 12.00

- Construction d'un modèle de carte
- Définition du stack-up
- Importation de la netlist...
- Les contraintes : Modes, Spacing et Physical

🕒 13.00 → 17.00

- La gestion électrique des paires différentielles
- Le placement : Modes, swap, chevelu et éditions de pastilles, extraction

Jour 3

🕒 9.00 → 12.00

- Routages des pistes : Outil dynamique de routage et édition, type de vias
- Routage des pistes : Construction des plans d'alimentations et zones de cuivres

🕒 13.00 → 16.30

- Post Process : Renumérotation et back annotation
- Fabrication : Sérigraphie, tableaux de perçage, production des gerber, Excellon...

🕒 16.30 → 17.00

- QCM et questionnaire d'évaluation de la formation par le stagiaire, point en fin de stage et recueil des impressions